

Metered PDU, 0U, 230V/1~/32A cavo CEE, uscite: 24x C13 + 4x C19, alt: 1495 mm
- Lettura dei consumi per fase mediante display OLED con funz di power saving
- Monitoraggio remoto via TCP/IP e SNMP
- Porta CAN-Bus Port per connessione a max 8 sensori CMCIII."

Quesito n. 3

"In riferimento al paragrafo 3.5 del capitolato tecnico si chiede di specificare se la capacità dello storage sia da intendersi come capacità utile o come capacità raw".

Risposta al Quesito n. 3

"Si intende la capacità dello storage utile"

Quesito n. 4

"Si richiede di sapere se sia possibile applicare anche per i sistemi di calcolo GPU la NB2, espressa al paragrafo 3.3 "Sistema di Calcolo CPU" che dice:

"I requisiti definiti dal capitolato prendono come riferimento processori AMD. Soluzioni alternative quali Intel che garantiscono un numero di flop/ciclo uguale o superiore saranno tenute in considerazione. Fermo restando il rispetto del numero di nodi richiesto al fine di garantire anche le prestazioni desiderate in termini di RAM."

Risposta al Quesito n. 4

"Eventuali soluzioni alternative dovranno "garantire la gestione, integrazione e il corretto funzionamento dell'intera struttura IT" come definito al paragrafo "3.1 Definizione generale dell'infrastruttura". Considerato che, in sede di chiarimenti, non è possibile introdurre varianti alla lex specialis di gara, la proposta dell'operatore si deve configurare come miglioria. Sul punto, la giurisprudenza ha chiarito come sia possibile per i partecipanti proporre quelle migliori rese possibili anche dal possesso di peculiari conoscenze tecnologiche. Il tutto, purché non si alterino i caratteri essenziali delle prestazioni richieste dalla lex specialis, per non ledere la par condicio (cfr. da ultimo TAR CAMPANIA – SALERNO, SEZ. I – sentenza 24 maggio 2024 n. 1156).

Il Responsabile del Progetto

Ing. Paolo Nicastro

(firmato)