

Dipartimento di Ingegneria elettrica e delle Tecnologie dell'Informazione

AVVISO ESPLORATIVO

PER VERIFICA DI UNICITÀ DEL FORNITORE AI FINI DELL'INDIZIONE DI UNA PROCEDURA NEGOZIATA SENZA PREVIA PUBBLICAZIONE DI UN BANDO DI GARA, AI SENSI DELL'ART. 63 DEL D.LGS. 50/2016, PER LA FORNITURA UNA PIATTAFORMA DI CONTROLLO/PROTOTIPAZIONE/HIL PER SISTEMI ANALOGICI E DIGITALI CON ELEVATE DINAMICHE TEMPORALI CON FUNZIONALITÀ DI: CONTROLLO REAL-TIME; HARDWARE-IN-THE-LOOP; VALIDAZIONE DI HARDWARE E SOFTWARE DI CONTROLLO; SVILUPPO DI SCHEDE DI CONTROLLO A/D PROTOTIPALI- Gara numero [8304614] - CODICE C.I.G.: 89264779D8

PREMESSO

1) che l'art.63, comma 2, lett. b) nn. 2 e 3) del D.Lgs. n.50/2016, consente alle pubbliche amministrazioni di procedere all'espletamento di una procedura negoziata con un unico operatore economico quando "la concorrenza è assente per motivi tecnici". E che pertanto, in ossequio al dettato dell'art. 30 del D. Lgs. n. 50/2016 ss.mm.ii., con particolare riguardo al principio di libera concorrenza, é necessaria una preventiva verifica circa l'effettiva unicità dell'operatore economico individuato;

2) che il Dipartimento d'Ingegneria elettrica e Tecnologie dell'Informazione dell'Università degli Studi di Napoli Federico II (DIETI),

- con il presente avviso non pone in essere alcuna procedura concorsuale, para concorsuale, di gara di appalto e di procedura negoziata;

- non prevede graduatorie, attribuzioni di punteggi o altre classificazioni di merito, ma effettua semplicemente una indagine di mercato conoscitiva finalizzata alla verifica dell'esclusività del fornitore a mezzo pubblicazione di un avviso esplorativo volto all'acquisizione di eventuali manifestazioni d'interesse;

3) che il DIETI in esecuzione della determina a contrarre n. 122/2021, in attuazione del Programma biennale degli acquisti di beni e servizi – biennio 2021/2022, ex Art. 21 DLgs 50/16 e s.m.i., che identifica con il CUI n. F00876220633202100026 la procedura di cui all'oggetto, intende procedere all'acquisizione dei seguenti prodotti informatici modulari tipo HIL & RCP:

1) *REALTIME SYSTEM WITH MULTIPROCESSOR AND SOFTWARE:*

a) *n. 1 SCLX_PU_HCP_3U_RACK - Variant P02/4P*

b) *n.1 GLC - Variant 1*

c) *n.1 SCLX_LBX19- Variant D;*

d) *n. 1 ACE_SCLX_DESK_MC – USB- Advanced Control Education Kit SCALEXIO MC Desktop consisting of DS2502 IOCNET Link Board with 4 IOCNET Ports and 6 angle processing units , SCALEXIO Real-Time PC desktop version, SCALEXIO Real-Time Library, SCALEXIO Real-Time Library (MultiCore), CONTROLDESK, ConfigurationDesk - Implementation Version (100), ConfigurationDesk - Implementation Vers. MultiCore, Platform API, USB dongle;*

e) *n.1 DS6051- BOX_ IOCNET Router - 1 IOCNET uplink port, 2 IOCNET downlink ports;*

2) *I/O BOARDS:*

a) *n. 2 DS6121 – BOX - Multi-I/O Board -Multi-I/O Board with tailored channel-set for e-drive control application;*

Dipartimento di Ingegneria elettrica e delle Tecnologie dell'Informazione

3) FPGA BOARD FOR E-MOBILITY APPLICATION:

- a) n. 1 DS6601- BOX- FPGA Base Board - FPGA: Xilinx® Kintex Ultrascale KU035 with 444000 system logic cells;
- b) n. 2 DS2655_M1_BOX - I/O Module - Box Version I/O: 5 x A/D, 5 x D/A, 10 x digital I/O;
- c) n. 1 DS5450 - Resolver SC Module for DS2655M1;

4) BUS BOARD FOR CAN:

- a) n. 1 DS6341- BOX- CAN Board with 4 independent CAN/CAN_FD channels, suited for the LabBox version;

5) CABLE:

- a) n. 1 HSL_PATCH - SCLX_10 - High Speed Serial Cable for connection of SCALEXIO Real-Time PC to a workstation/ 10m;
- b) n. 1 USB_ETH_ADAPTER -USB to Ethernet Adapter (MABX II) provides a second ethernet interface on notebook or desktop computers to run the MicroAutoBox II, MLBX, DS1007 and the LAN network connection in parallel;

6) SOFTWARE FOR FPGA HIL APPLICATION:

- a) n. 1 RTIFPGA_BS - USB - RTI FPGA Programming Blockset with USB dongle;

7) SOFTWARE FOR BUS CONFIGURATION:

- a) n. 1 BUS_MANAGER_BASE - USB;
- b) n. 1 BUS_MANAGER_PLUS - USB;
- c) n.1 CFD_I_CAN - USB - ConfigurationDesk - CAN Module with USB dongle;

8) SOFTWARE FOR VD:

- a) n. 1 UC_ASM_VD - University Campaign - ASM VehicleDynamics consisting of Developer Version Licenses of ASM VehicleDynamics Library (incl. RTV), ASM Environment Library (incl. RTV), ModelDesk, MotionDesk ;
- b) n. 1 UC_ASM_EC - University Campaign - ASM Electric Comp. Library consisting of Developer Version Licenses of ASM Electronic Components Library incl. ModelDesk;

necessari allo svolgimento delle attività di ricerca del Progetto:"000010--ALTRI-2019-DIRETTORE_001_001- Dipartimenti d'eccellenza "Ingegneria Elettrica e delle Tecnologie dell'Informazione" - Legge 232/2016 - art. 1, commi 314-337 - Progetto ICT For Health"- Responsabile Direttore, Prof. G. Ventre; CUP: E65D18000830006; scad. 31.12.2022;

4) che il DIETI, sulla base del preventivo espletamento di un'indagine informale di mercato, ha individuato nell'operatore economico *dSPACE GmbH* con sede in RathenaustraÙe 26, 33102 - Paderborn, Germany, il produttore - distributore, il quale dichiara di disporre in regime di esclusività della tecnologia modulare necessaria per la realizzazione della piattaforma di controllo/prototipazione/HIL richiesta;

TANTO PREMESSO

Si invitano gli interessati, in possesso dei requisiti di partecipazione previsti dall'art. 80 D. Lgs. n. 50/2016 ss.mm.ii.e dichiarati ai sensi degli artt. 46 e 47 del D.P.R. 445/2000 e ss.mm.ii., oppure a mezzo DGUE, a presentare la propria eventuale manifestazione di interesse, la quale dovrà pervenire esclusivamente a mezzo PEC al seguente indirizzo: uff.contabilita.dieta@pec.unina.it, entro e non oltre **le ore:12,00 del giorno 16 ottobre 2021**, con oggetto: "Avviso per verifica di unicità del fornitore per l'indizione di una procedura negoziata senza previa pubblicazione di un bando di gara ai sensi dell'art.63, comma 2, lett. b) nn.2 e 3) del D.Lgs. n.50/2016 ai fini dell'affidamento della fornitura di prodotti informatici modulari tipo HIL & RCP per una *Piattaforma di controllo/prototipazione/HIL per sistemi analogici e digitali con elevate dinamiche*

Dipartimento di Ingegneria elettrica e delle Tecnologie dell'Informazione

temporali con funzionalità di: controllo real-time; hardware-in-the-loop; validazione di hardware e software di controllo; sviluppo di schede di controllo A/D prototipali - Codice C.I.G.: 89264779D8".
 Le richieste pervenute oltre il sopraccitato termine non verranno prese in considerazione.

Allo scopo di verificare la conformità del proprio prodotto alle specifiche esigenze del Dipartimento, l'operatore economico interessato dovrà allegare alla propria manifestazione d'interesse:

- autodichiarazione resa ai sensi degli artt. 46 e 47 del D.P.R. 445/2000 e ss.mm.ii., dal legale rappresentante pro tempore, dalla quale risulti il possesso dei requisiti di carattere generale di cui all'articolo 80 del Codice dei contratti pubblici e speciale, ove previsti, relativa all'assenza delle cause di esclusione di cui all'art.80 del D. Lgs. 50/2016, oppure DGUE;
- dichiarazione adeguatamente motivata in merito alla capacità di fornire i prodotti informatici modulari tipo HIL & RCP per una *Piattaforma di controllo/prototipazione/HIL per sistemi analogici e digitali con elevate dinamiche temporali con funzionalità di: controllo real-time; hardware-in-the-loop; validazione di hardware e software di controllo; sviluppo di schede di controllo A/D prototipali*, in modo completamente conforme alle caratteristiche tecniche più sopra descritte;
- valorizzazione economica;

Eventuali chiarimenti potranno essere richiesti unicamente al Responsabile del procedimento, a mezzo PEC all'indirizzo: uff.contabilita.dietai@pec.unina.it. Richieste presentate in modo difforme non verranno riscontrate.

La pubblicazione del presente invito e la ricezione delle manifestazioni di interesse non comportano alcun obbligo o impegno per il DIETI nei confronti degli interessati e, per questi ultimi, alcun diritto o pretesa nei confronti del Dipartimento medesimo a qualsiasi titolo.

Il DIETI si riserva ogni decisione in merito alla valutazione delle manifestazioni di interesse, nonché ad eventuali diverse e successive determinazioni; si riserva inoltre di sospendere, interrompere, annullare o revocare, in ogni momento, la procedura esplorativa di cui alla determina n. 122/2021, senza che, in detti casi, gli interessati possano avanzare nei confronti del DIETI alcuna pretesa a titolo risarcitorio o indennizzo per le spese sostenute, neppure per mancato guadagno ovvero per costi correlati alla presentazione della manifestazione di interesse.

ESITO

Nel caso in cui, all'esito della presente esplorazione di mercato trovi conferma l'unicità dell'operatore economico individuato in grado di fornire i circuiti integrati tipo:

1) *REALTIME SYSTEM WITH MULTIPROCESSOR AND SOFTWARE:*

a) *n. 1 SCLX_PU_HCP_3U_RACK - Variant P02/4P*

b) *n.1 GLC - Variant 1*

c) *n.1 SCLX_LBX19- Variant D;*

d) *n. 1 ACE_SCLX_DESK_MC - USB- Advanced Control Education Kit SCALEXIO MC Desktop consisting of DS2502 IOCNET Link Board with 4 IOCNET Ports and 6 angle processing units , SCALEXIO Real-Time PC desktop version, SCALEXIO Real-Time Library, SCALEXIO Real-*

Dipartimento di Ingegneria elettrica e delle Tecnologie dell'Informazione

Time Library (MultiCore), CONTROLDESK, ConfigurationDesk - Implementation Version (100), ConfigurationDesk - Implementation Vers. MultiCore, Platform API, USB dongle;
 e) n.1 DS6051- BOX_ IOCNET Router - 1 IOCNET uplink port, 2 IOCNET downlink ports;

2) I/O BOARDS:

a) n. 2 DS6121 - BOX - Multi-I/O Board -Multi-I/O Board with tailored channel-set for e-drive control application;

3) FPGA BOARD FOR E-MOBILITY APPLICATION:

a) n. 1 DS6601- BOX- FPGA Base Board - FPGA: Xilinx® Kintex Ultrascale KU035 with 444000 system logic cells;

b) n. 2 DS2655_M1_BOX - I/O Module - Box Version I/O: 5 x A/D, 5 x D/A, 10 x digital I/O;

c) n. 1 DS5450 - Resolver SC Module for DS2655M1;

4) BUS BOARD FOR CAN:

a) n. 1 DS6341- BOX- CAN Board with 4 independent CAN/CAN_FD channels, suited for the LabBox version;

5) CABLE:

a) n. 1 HSL_PATCH - SCLX_10 - High Speed Serial Cable for connection of SCALEXIO Real-Time PC to a workstation/ 10m;

b) n. 1 USB_ETH_ADAPTER -USB to Ethernet Adapter (MABX II) provides a second ethernet interface on notebook or desktop computers to run the MicroAutoBox II, MLBX, DS1007 and the LAN network connection in parallel;

6) SOFTWARE FOR FPGA HIL APPLICATION:

a) n. 1 RTIFPGA_BS - USB - RTI FPGA Programming Blockset with USB dongle;

7) SOFTWARE FOR BUS CONFIGURATION:

a) n. 1 BUS_MANAGER_BASE - USB;

b) n. 1 BUS_MANAGER_PLUS - USB;

c) n.1 CFD_I_CAN - USB - ConfigurationDesk - CAN Module with USB dongle;

8) SOFTWARE FOR VD:

a) n. 1 UC_ASM_VD - University Campaign - ASM VehicleDynamics consisting of Developer Version Licenses of ASM VehicleDynamics Library (incl. RTV), ASM Environment Library (incl. RTV), ModelDesk, MotionDesk ;

b) n. 1 UC_ASM_EC - University Campaign - ASM Electric Comp. Library consisting of Developer Version Licenses of ASM Electronic Components Library incl. ModelDesk;

necessari allo svolgimento delle attività di ricerca del predetto Progetto "ICT For Health" il DIETI, in esecuzione della determina a contrarre n. 122/2021, intende contestualmente manifestare con il presente avviso l'intenzione di concludere un contratto, ai sensi dell'art. 63, comma 2, lett. b) del D.Lgs. n.50/2016 ss.mm.ii, con l'operatore economico che, allo stato attuale, risulta l'unico in grado di garantire la fornitura richiesta per i motivi sopra indicati.

Il presente avviso è pubblicato sul sito internet di Ateneo.

Il RUP del Procedimento: Dott.ssa Cinzia Cannizzaro

tel: 081 - 7683817/ 081- 7683830

Indirizzo PEC: uff.contabilita.dieta@pec.unina.it.

Napoli, li 08/10/2021

IL DIRETTORE
 Prof. Giorgio Ventre