

SEGRETERIA STUDENTI
AREA DIDATTICA INGEGNERIA

IL RETTORE

- VISTO l'art. 4 dello Statuto dell'Università degli Studi di Napoli Federico II;
- VISTI gli artt. 2 e 17 del Regolamento didattico di Ateneo emanato con D.R. n. 2332 del 2.07.2014;
- VISTO l'Accordo per un Programma di Doppio Titolo tra l'Università degli Studi di Napoli Federico II e la Technical University of Lodz, per il quale è stata autorizzata la stipula con D.R. n.4314 del 22.11.17

DECRETA

È emanato per l'a.a. 2017/18 l'allegato bando per l'ammissione al percorso di formazione finalizzato al rilascio del titolo: Laurea Magistrale in Ingegneria Elettronica e quello di Master Degree in Electronics and Telecommunications per l'anno accademico 2017/18 presso la Scuola Politecnica e delle Scienze di base dell'Università degli Studi di Napoli Federico II.
Napoli,

IL RETTORE
Gaetano MANFREDI

Ripartizione *Relazioni Studenti*
Il Dirigente *Dott. Maurizio Tafuto*
Unità organizzativa responsabile del procedimento:
Area Didattica Ingegneria Segreteria Studenti
Responsabile del procedimento:
Il Capo dell'Ufficio *Dott.ssa Daniela Seccia*

BANDO PER L'AMMISSIONE AL PERCORSO DI FORMAZIONE FINALIZZATO AL RILASCIO DEL TITOLO: LAUREA MAGISTRALE IN INGEGNERIA ELETTRONICA E QUELLO DI MASTER DEGREE IN ELECTRONICS AND TELECOMMUNICATIONS – ANNO ACCADEMICO 2017/18

Art. 1 Indizione

È indetta la selezione per l'ammissione al percorso di formazione finalizzato al rilascio del titolo: Laurea Magistrale in Ingegneria Elettronica e quello di Master Degree in Electronics and Telecommunications per l'anno accademico 2017/18 presso la Scuola Politecnica e delle Scienze di base dell'Università degli Studi di Napoli Federico II, in applicazione dell'Accordo per un Programma di Doppio Titolo tra l'Università degli Studi di Napoli Federico II e la Technical University of Lodz.

Art. 2 Sedi del percorso

Il percorso di formazione si svolgerà sia a Napoli, presso la sede della Scuola Politecnica e delle Scienze di base dell'Università degli Studi di Napoli Federico II (abbr. UNINA), sia a Lodz (PL), presso la sede della Technical University of Lodz (abbr. TUL).

Art. 3 Durata ed articolazione del percorso

Il programma di studi necessario al conseguimento del doppio titolo ha la durata complessiva di due anni, ogni anno è diviso in due semestri, ed è organizzato nel modo di seguito descritto:

- Primo anno, primo semestre: gli studenti UNINA partecipano alle attività didattiche presso UNINA, gli studenti TUL partecipano alle attività didattiche presso TUL.
- Primo anno, secondo semestre: tutti gli studenti sono in Lodz e partecipano alle attività didattiche presso TUL.
- Secondo anno, primo semestre: tutti gli studenti sono in Napoli e partecipano alle attività didattiche presso UNINA.
- Secondo anno, secondo semestre: gli studenti TUL sono in Napoli dove partecipano alle attività didattiche, completano il tirocinio e preparano la tesi. Gli studenti UNINA sono in Lodz dove partecipano alle attività didattiche, completano il tirocinio e preparano la tesi.

Art. 4 Piano di studi

Il programma di studi necessario al conseguimento del doppio titolo prevede l'acquisizione di 120 crediti (1 credito o CFU è equivalente ad 1 ECTS). Le lezioni degli insegnamenti condivisi da UNINA e TUL sono tenuti in lingua inglese. Il piano di studi è definito dall'accordo di collaborazione tra l'Università degli Studi di Napoli Federico II e Technical University of Lodz richiamato all'Art. 1 e sue successive modifiche. Il piano di studi dettagliato è disponibile al sito <http://www.ingegneria-elettronica.unina.it> sezione "double degree".



Art. 5 Requisiti per l'ammissione e modalità di selezione

Possono partecipare alla selezione gli studenti iscritti per l'a.a. 2017-18 al primo anno del Corso di Laurea Magistrale in Ingegneria Elettronica presso UNINA. Possono inoltre partecipare alla selezione coloro i quali si iscriveranno al medesimo corso di Laurea Magistrale entro e non oltre il 31.12.2017; in questo caso, i candidati sono ammessi alla selezione con riserva.

Alla frequenza del percorso sono ammessi al massimo 10 studenti.

Il processo di selezione tiene conto del curriculum del candidato e dell'esito del colloquio individuale. In particolare, verranno considerati:

- il voto di laurea
- la media dei voti conseguiti nel percorso formativo di primo livello e la durata del percorso formativo;
- il livello di conoscenza della lingua inglese, eventualmente certificato;
- eventuali significative esperienze individuali in attività extracurricolari;
- motivazione e predisposizione del candidato al percorso di studi.

In caso di parità tra due o più candidati avrà precedenza in graduatoria il candidato più giovane di età.

La commissione esaminatrice è composta dai Professori Antonio G.M. Strollo, Ettore Napoli.

Il colloquio individuale si svolgerà il giorno lunedì 18 Dicembre 2017, alle ore 15.00, presso il Dipartimento di Ingegneria Elettrica e Tecnologie dell'Informazione, Via Claudio, 21, Palazzina 2, Piano Terra, Sala Riunioni.

Nel caso in cui uno studente abbia già superato alcuni degli insegnamenti previsti dal Manifesto del corso di Laurea Magistrale in Ingegneria Elettronica di UNINA, anche come "corsi singoli" dopo aver conseguito la Laurea e prima della iscrizione alla Laurea Magistrale, potrà chiedere che tali esami vengano inseriti nel percorso formativo del double degree, al posto di alcuni degli esami da svolgersi presso UNINA. Tale richiesta verrà vagliata ed eventualmente approvata dalla commissione esaminatrice.

Art. 6 Spese

Gli studenti UNINA pagheranno ad UNINA le tasse universitarie per l'iscrizione al Corso di Laurea Magistrale in Ingegneria Elettronica, secondo la fascia di contribuzione prevista da UNINA.

L'Università degli Studi di Napoli Federico II contribuirà alla copertura delle spese di mobilità degli studenti UNINA partecipanti al double degree con un importo pari alla borsa Erasmus+ per mobilità ai fini di studio. Fondi integrativi MIUR e di Ateneo, laddove annualmente disponibili, potranno essere utilizzati per integrare la borsa Erasmus+ per mobilità ai fini di studio.

Art. 7 Domanda di ammissione

Gli interessati dovranno produrre, a partire dalla data di pubblicazione del bando e fino al 15/12/2017, domanda di ammissione in carta semplice, firmata di proprio pugno dal candidato e corredata delle seguenti informazioni:

- a) Cognome e Nome, data e luogo di nascita, cittadinanza, residenza, numero di telefono (fisso e/o mobile), indirizzo di posta elettronica per comunicazioni relative al concorso e codice fiscale.
- b) Fotocopia fronte retro di valido documento di identità.



- c) Denominazione della Laurea conseguita, dell'Università che l'ha rilasciata, con indicazione del voto finale, della data di conseguimento e del titolo della tesi di laurea.
- d) Elenco degli esami sostenuti con votazione conseguita e data.
- e) Livello di conoscenza della lingua inglese, eventualmente certificato;
- f) Descrizioni di eventuali attività extracurricolari significative per la selezione;

Tutti i documenti necessari alla domanda di partecipazione, se non disponibili in originale, potranno essere autocertificati ai sensi dell'Art. 46 D.P.R. 445 del 28 dicembre 2000.

La domanda, indirizzata al Rettore dell'Università degli Studi di Napoli Federico II, dovrà essere consegnata presso la segreteria del Dipartimento di Ingegneria Elettrica e delle Tecnologie dell'Informazione, Via Claudio 21, Palazzina 3/A, III piano, dott.ssa Carrera, tel. 081-76 83754, dalle ore 9.30 alle ore 13.00. Eventuali domande inviate per posta saranno accettate solo se pervenute entro il giorno 15/12/2017.

Art. 8 Graduatoria

La graduatoria sarà affissa on line al sito web <http://www.ingegneria-elettronica.unina.it>

I candidati ammessi al percorso formativo ma non ancora iscritti al primo anno del Corso di Laurea Magistrale in Ingegneria Elettronica dovranno obbligatoriamente iscriversi entro il 31 dicembre 2017, pena la decadenza.

Art. 9 rilascio titolo

A conclusione del percorso, agli iscritti sarà rilasciato il titolo universitario di Laurea Magistrale in Ingegneria Elettronica e quello di Master Degree in Electronics and Telecommunications.

